EST AVAILABLE COP

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 2003002786 A

(43) Date of publication of application: 08.01.03

(51) Int. CI

C30B 29/06 H01L 21/208

(21) Application number: 2001190915

(22) Date of filing: 25.06.01

(71) Applicant:

SHIN ETSU HANDOTAI CO LTD

(72) Inventor:

IIDA MAKOTO

(54) SILICON SINGLE CRYSTAL SUBSTRATE, EPITAXIAL WAFER AND METHOD FOR PRODUCING THEM

(57) Abstract:

PROBLEM TO BE SOLVED: To provide a high quality, highly functional epitaxial wafer which is obtained by forming an epitaxial layer on a p⁺ substrate wherein boron is doped in a high concentration and nitrogen is also doped so as to produce a p/p⁺-EP wafer and eliminate crystal defects from the epitaxial surface of the p/p⁺-EP wafer, and which has high gettering ability.

SOLUTION: The silicon single crystal substrate for an

epitaxial wafer is used as a substrate for the epitaxial wafer and characterized in that it is a single crystal grown under conditions that nitrogen and boron are doped, especially boron is doped in a high concentration, and the value of V/G, wherein V is pulling speed, and G is temperature gradient in the crystal, is controlled to be between the lower limit of the fine dislocation occurring region in the OSF ring area and the upper limit of I-enriched area. Further, an epitaxial wafer is obtained by forming an epitaxial layer on the silicon single crystal substrate mentioned above.

COPYRIGHT: (C)2003,JPO



(19) 日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2003-2786

(P2003-2786A)

(43)公開日 平成15年1月8日(2003.1.8)

(51) Int.C1.7

識別記号

502

FΙ

テーマコード(参考)

C30B 29/06

C30B 29/06

502J 4G077

502H 5F053

HO1L 21/208

H01L 21/208

. P

審査請求 未請求 請求項の数8 OL (全 6 頁)

(21)出願番号

特羅2001-190915(P2001-190915)

(22)出廣日

平成13年6月25日(2001.6.25)

(71)出題人 000190149

信越半導体株式会社

東京都千代田区丸の内1丁目4番2号

(72)発明者 飯田 誠

群馬県安中市磯部2丁目13番1号 信越半

導体株式会社磯部工場内

(74)代理人 100102532

弁理士 好宮 幹夫

Fターム(参考) 40077 AA02 BA04 CF10 EA02 EA10

EB01 EH07 EH09 HA06 HA12

PF55

5F053 AA14 DD01 QC01 JJ01 KK03

KK10 RR20

シリコン単結晶基板、エピタキシャルウエーハおよびこれらの製造方法 (54) 【発明の名称】



(57)【要約】

【課題】 高濃度のボロンがドープされ、かつ、窒素も ドープされたp・基板にエピタキシャル層を形成したp /p · - E Pウエーハのエビ表面から結晶欠陥が排除さ れ、ゲッタリング能力の高い高品質、高機能のエピタキ シャルウエーハおよびその製造方法を提供する。

【解決手段】 エピタキシャルウエーハの基板となるシ リコン単結晶基板であって、窒素および高濃度にボロン がドープされ、かつV/G(ととに、V:引上げ速度、 G:結晶温度勾配とする)値がOSFリング領域内の微 小転位発生領域の下限値とI-リッチ領域の上限値の間 となる条件で育成された単結晶であることを特徴とする エピタキシャルウエーハ用のシリコン単結晶基板、およ びその上にエピ層を形成したエピタキシャルウエーハ。

1

【特許請求の範囲】

【請求項1】 エピタキシャルウエーハの基板となるシリコン単結晶基板であって、窒素および高濃度のボロンがドープされ、かつV/G(CCに、V:引上げ速度、G:結晶中の固液界面近傍の結晶軸方向温度勾配とする)値がOSFリング領域内の微小転位発生領域の下限値とI-リッチ領域の上限値の間となる条件で育成された単結晶であることを特徴とするエピタキシャルウエーハ用のシリコン単結晶基板。

【請求項2】 前記シリコン単結晶基板は、抵抗率が 0.02Q・cm以下であることを特徴とする請求項1 に記載したエピタキシャルウエーハ用のシリコン単結晶 基板。

【請求項3】 前記ドープされた窒素の濃度が3×10 "/cm"以上であるととを特徴とする請求項1または請求項2に記載したエピタキシャルウエーハ用のシリコン単結晶基板。

【請求項4】 請求項1ないし請求項3のいずれか1項 に記載したシリコン単結晶基板の上にエピタキシャル層 を成長させて成ることを特徴とするエピタキシャルウエ 20 ーハ。

【請求項5】 窒素および高濃度のボロンをドープしたシリコン単結晶基板上にエピタキシャル層を形成したエピタキシャルウエーハであって、前記エピタキシャル層表面に基板の結晶欠陥に起因するエピタキシャル層欠陥が存在しないことを特徴とするエピタキシャルウエーハ。

【請求項6】 チョクラルスキー法により窒素および高 濃度のボロンをドーブしたシリコン単結晶を育成する際 に、V/G値がOSFリング内微小転位発生領域の下限 30 値とI-リッチ領域の上限値の間となる条件でシリコン 単結晶を引上げることを特徴とするエピタキシャル成長 用のシリコン単結晶の製造方法。

【請求項7】 前記育成するシリコン単結晶の抵抗率を 0.02Q・cm以下、窒素濃度を3×10¹³/cm³ 以上とすることを特徴とする請求項6 に記載したシリコン単結晶の製造方法。

【請求項8】 請求項6または請求項7に記載の製造方法で製造されたシリコン単結晶をスライスして得られる基板上に、エピタキシャル層を成長させることを特徴と 40 するエピタキシャルウエーハの製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、バルク中のゲッタリング能力をさらに向上し、エピタキシャル層に欠陥のないp/p*エピタキシャルウエーハ(以下、p/p*-EPウエーハということがある)およびその基板となるシリコン単結晶の製造方法に関する。

[0002]

【従来の技術】半導体デバイスの集積回路では寄生素子 50

١2

を通して電源からグランドへのショートが発生することがあり、この現象は一旦発生すると電源を落さない限り回復せず、デバイスが正常動作しなくなるためラッチアップと呼ばれている。この対策として、p/p¹-EPウエーハが利用されている。

【0003】 このp / p・ - E P ウエーハとは、ボロン を高濃度に含有した基板 (p・基板) がゲッタリング効果を有することを利用し、p・基板上に低ボロン濃度 (p・) のエピタキシャル (以下、エピということがある) 層を形成した p・ / p・エピタキシャルウエーハであり、近年、高濃度ボロンによるゲッタリング効果と、高濃度ボロンが酸素の析出を促進することによるゲッタリング効果、さらには基板の強度が向上する等の利点があるため、高機能デバイス等で利用されている。

【0004】最近では、さらに機能を追加するため、基板に窒素をドープして、エビ後の酸素析出特性をさらに向上させたp/p・-EPウエーハも開発されている。 【0005】

【発明が解決しようとする課題】ところが、窒素をドープした結晶は、酸素濃度、窒素濃度、V/G [mm²/K・min] (CCに、V:引上げ速度 [mm/min]、G:結晶中の固液界面近傍の融点から1400℃の間の結晶軸方向温度勾配 [K/mm]とする)値等の単結晶引上げ条件によって、OSFリング領域の一部に微小な転位クラスターが生じる場合がある。すなわち、窒素をドープするとOSFリング領域が拡大し、従来の窒素ノンドープのOSF領域にはなかった微小な転位がOSF領域の中に発生するようになる(I-リッチ領域でないにもかかわらず)(図1(b)参照)。そして、この微小な転位が基板に存在すると、エピ層成長工程でエピ層に伝播するため、エピ表面に欠陥を形成してしまうことになる。!

【0006】p/p--EPウエーハの場合、p-基板用の結晶を引上げる際のV/G値を高く設定する等により、OSFリングを結晶の外側に追い出して、転位が発生する領域を基板上からなくすことにより、このようなエビ欠陥の発生を抑制してきた(特許願11-294523号、特許願2000-191047号、E.Dornberger et al. J. Crystal Growth 180(1977) 343-352.参照)。

【0007】一方、高濃度ボロンドーブの場合、OSFリングが発生するV/G値が、高V/G側にシフトすることが、既に知られている(E.Domberger et al. J. Crystal Growth 180(1977) 343-352.)。そこで、この高濃度ボロンによりOSFリングが発生する場合のV/G値の変化と、窒素ドーブによる転位発生について調査したところ、

- (1)窒素をドープした場合においても、同様にOSF リングが発生するV/G値は高V/G側にシフトする。
- (2) この場合でもOSFリング領域の一部に、同様に





3

微小な転位クラスターが発生する領域が存在する。

(3) このような転位は、ボロンの高濃度ドーブだけでは抑制できないことが確認された。すなわちp⁻ 基板と同様にV/Gを高くした結晶製法で、抵抗率を低くしたp⁻ 基板を用いてp/p⁻ - E Pウエーハを作製した場合にはエピ欠陥が発生してしまうことがわかった。

【0008】そこで、本発明はこのような問題点に鑑みてなされたもので、窒素がドープされた高濃度ボロンドープ基板にエピタキシャル層を形成してp/p*-EPウエーハを作製する際に、エピ表面から結晶欠陥が排除された、ゲッタリング能力の高いエピタキシャルウエーハ、およびその製造方法を提供することを主たる目的とする。

[0009]

【課題を解決するための手段】上記課題を解決するため、本発明のエピタキシャルウエーハ用のシリコン単結晶基板は、エピタキシャルウエーハの基板となるシリコン単結晶基板であって、窒素および高濃度のボロンがドープされ、かつV/G(ここに、V:引上げ速度、G:結晶中の固液界面近傍の結晶軸方向温度勾配とする)値がOSFリング領域内の微小転位発生領域の下限値とIーリッチ領域の上限値の間となる条件で育成された単結晶であることを特徴としている(請求項1)。尚、本発明における「高濃度ボロン」とは、ボロン濃度が少なくとも5×10¹⁷ a t o m s / c m / (抵抗率で0.1Ω・c m 以下)であることを言う。

【0010】このように、窒素および高濃度ボロンがドープされ、かつV/G値がOSFリング領域内の微小転位発生領域の下限値とIーリッチ領域の上限値の間となる条件で育成された単結晶から製造されたシリコン単結 30 晶基板は、その面内に、窒素ドープ起因のOSFリング領域内に発生し易い微小転位発生領域が存在しないので、この基板の上にエピタキシャル層を積んでもエピ表面に欠陥を形成する恐れはなく高品質、高機能のエピタキシャルウエーハを提供することができる。

【0011】との場合、シリコン単結晶基板は、抵抗率が0.02 Ω ・cm以下であり(請求項2)、ドープされた窒素の濃度が $3\times10^{13}/$ cm³以上であることが好ましい(請求項3)。

【0012】 このように抵抗率を0.02Q・cm以下 40 としたものは、ボロン濃度が十分に高いことによるゲッタリング効果と高濃度ボロンが酸素の析出を促進することによるゲッタリング効果と基板の強度が向上する等の利点がある。また、ドーブする窒素濃度を3×10¹¹/cm¹以上とすれば、酸素析出特性を一層向上させることができる。

【0013】そして本発明のエピタキシャルウエーハ し易い微小転位発生領域が存在は、前記シリコン単結晶基板の上にエピタキシャル層を 上にエピタキシャル層を積んで成長させて成るものであって(請求項4)、基板中に窒 する恐れはなく、高品質、高機素ドーブ起因のOSFリング領域内に発生し易い微小転 50 ーハを提供することができる。

位発生領域が存在しないので、この基板の上にエピタキシャル層を積んでもエピ表面に欠陥を形成する恐れはな く高品質、高機能のエピタキシャルウエーハを提供する ことができる。

【0014】さらに、本発明のエピタキシャルウエーハは、窒素および高濃度のボロンをドープしたシリコン単結晶基板上にエピタキシャル層を形成したエピタキシャルウエーハであって、エピタキシャル層表面に基板の結晶欠陥に起因するエピタキシャル層欠陥が存在しないことを特徴としている(請求項5)。このように、本発明では、窒素がドープされた高濃度ボロンドープ基板を用いているにもかかわらず、エピ層欠陥がないエピタキシャルウエーハとすることができる。従って、エピ欠陥がないとともにIG能力の極めて高いエピタキシャルウエーハが提供される。

【0015】また、本発明にかかわるエピタキシャル成長用のシリコン単結晶の製造方法は、チョクラルスキー法により窒素および高濃度のボロンをドープしたシリコン単結晶を育成する際に、V/G値がOSFリング内微の転位発生領域の下限値とIーリッチ領域の上限値の間となる条件でシリコン単結晶を引上げることを特徴としている(請求項6)。

【0016】とのように、CZ法により窒素および高濃度のボロンをドープしたシリコン単結晶を育成する際に、V/G値がOSFリング内微小転位発生領域の下限値とIーリッチ領域の上限値の間となる条件で単結晶を引上げれば、その単結晶から製造されたシリコン単結晶基板は、その面内に、窒素ドープ起因のOSFリング領域内に発生し易い微小転位発生領域が存在しないので、との基板の上にエピタキシャル層を積んでもエピ表面に欠陥を形成する恐れはない。

【0017】との場合、育成したシリコン単結晶の抵抗率を 0.02Ω に m以下、窒素濃度を 3×10^{13} / c m³以上とすることが好ましい(請求項7)。との抵抗率を 0.02Ω ・ c m以下としたものは、ボロン濃度が十分高いことによるゲッタリング効果と高濃度ボロンが酸素の析出を促進することによるゲッタリング効果と基板の強度が向上する等の利点がある。また、ドープする窒素濃度を 3×10^{13} / c m³以上とすれば、酸素析出特性を一層向上させることができる。

【0018】本発明のエピタキシャルウエーハの製造方法は、上記の製造方法で製造されたシリコン単結晶をスライスして得られる基板上に、エピタキシャル層を成長させることを特徴としており(請求項8)、このような製造方法によれば、基板となるシリコン単結晶ウエーハの面内に、窒素ドーブ起因のOSFリング領域内に発生し易い微小転位発生領域が存在しないので、この基板の上にエピタキシャル層を積んでもエピ表面に欠陥を形成する恐れはなく、高品質、高機能のエピタキシャルウエーハを提供することができる。



[0019]

【発明の実施の形態】以下、本発明の実施の形態について、さらに詳細に説明するが、本発明は、これらに限定されるものではない。本発明者等は、p/p・-EPウェーハ用の高濃度のボロンがドープされ、かつ、窒素もドープされたシリコン単結晶基板にエピタキシャル層を形成してもエピ層表面に結晶欠陥が形成されないエピタキシャルウエーハを製造する方法を確立するため、シリコン単結晶育成条件について鋭意調査、実験を行い、諸条件を精査して本発明を完成させた。

【0020】単結晶の引上げ速度は、どこまでも高速に出来るのならば、V/G値を著しく大きくすることによって、窒素ドーブ結晶でも微小転位発生領域を結晶周辺部に追いやることが出来るので問題はないのだが、実際は、ある速度を超えると結晶が変形し易くなり、量産レベルでの引上げが困難になる速度が存在する。そして、この速度におけるパラメータV/G値では、窒素ドープ、高濃度ボロンドープの場合は、やはり、OSFリングおよびその領域内の微小転位発生領域の発生を結晶周辺部に消滅させることは出来ない。

【0021】そこで、OSFリングを結晶の内側に配置し、微小転位が発生しないように、引上速度を低速化することを試みた。通常の抵抗値を有する結晶であれば、このような領域は、①極低速である、②すぐ隣にI-リッチ領域があり、ここにも転位クラスターが高密度に存在する、という2つの理由からエピタキシャル成長用の基板に向いているとは考えられないのが普通である(図1(b)参照)。

【0022】しかし、高濃度ボロンドーブの場合は、このような微小転位が発生しない領域が比較的高速であり、かつ、Iーリッチ領域となるV/G値がそれほど高くならないことが、窒素ドーブ、高濃度ボロンドーブ結晶においても確認できた。また、OSF発生領域およびその内部の微小転位発生領域は、ボロン濃度の他に、窒素濃度や酸素濃度の影響を受けることが確認された。従って、高濃度ボロン・窒素ドーブ基板を用いた、p/p・-EPウエーハを製造する場合は、OSF領域内の微小転位領域が発生しない程度に速度を下げ、また、Iーリッチ領域にならないように、面内のV/G値をコントロールしながら、基板用の結晶を製造すればよいという40結果が得られた。

【0023】以上の結果を総合して、本発明のエピタキシャル成長用のシリコン単結晶の製造方法は、チョクラルスキー法により窒素および高濃度のボロンをドープしたシリコン単結晶を育成する際に、V/G値がOSFリング内微小転位発生領域の下限値とIーリッチ領域の上限値の間となる条件でシリコン単結晶を引上げることとした(図1(a)参照)。

【0024】とのような条件で引上げられた単結晶から 製造されたシリコン単結晶基板は、その面内に、窒素ド 50 ٠6

ープ起因のOSFリング領域内に発生し易い微小転位発生領域が存在しないので、この基板の上にエピタキシャル層を積んでもエピ表面に結晶欠陥を形成する恐れはなく、しかもゲッタリング効果の非常に高いエピタキシャルウエーハを提供することができる。尚、V/Gの算出は、FEMAGを用い、HZを考慮して行うことができる。ここでFEMAGは、文献(F. Dupret, P. Nicodeme, Y. Ryckmans, P. Wouters, and M. J. Crochet, Int. J. Heat Mass Transfer, 33, 1849(1990))に開示されている総合伝熱解析ソフトである。

【0025】この場合、育成するシリコン単結晶の抵抗率を0.02Ω・cm以下、窒素濃度を3×10¹¹/cm¹以上とすることが好ましく、この抵抗率を0.02 Ω・cm以下としたものは、ボロン濃度が高いことによるゲッタリング効果と高濃度ボロンが酸素の析出を促進することによるゲッタリング効果と基板の強度が向上する等の利点がある。但し、シリコン単結晶中のボロンの固溶限界があるので、抵抗値は0.0001Ω・cm程度が下限である。また、ドーブする窒素濃度を3×10¹¹/cm¹¹以上とすれば、窒素による酸素析出特性を十分に向上させることができる。この濃度より低いと、窒素をドーブしたことによる酸素析出効果が低くなる恐れがある。また、窒素も単結晶化の妨げとならない5×10¹¹程度の濃度が上限である。

【0026】本発明においては、結晶中の酸素濃度は、原則としてどのような濃度であってもよい。但し、酸素濃度によって、OSFリングおよびOSFリング内の微 小転位ループの発生の仕方が変化するので、V/G値を本発明の領域内とする引上げの難易度に影響を及ぼす。具体的には、酸素が全く存在しなければ、OSFの核が発生しようがなく、OSFリングおよび微小転位ループは共に発生しない。また、極低酸素濃度で結晶を作った場合と、高酸素濃度で作った場合とでは、明らかにOSFリングおよび微小転位ループの発生の仕方が異なり、高酸素では微小転位が発生し易くなる。従って、本発明においては、結晶中の酸素濃度も考慮して適切なV/G値を制御する必要がある。

【0027】そして、本発明のエピタキシャルウエーハの製造方法は、上記の製造方法で製造されたシリコン単結晶をスライスして得られるウエーハ上に、エピタキシャル層を成長させる。これによりエピ欠陥のないエピ層を形成した I G能力の極めて高いエピタキシャルウエーハを提供することができる。

[0028]

【実施例】以下、本発明の実施例および比較例を挙げて より具体的に説明するが、本発明はこれらに限定される ことはない。

【0029】(実施例、比較例)



7

[試験-1] 特定のHZ(Hot Zone、単結晶引上げ装置内の炉内構造)を有する引上げ装置を使用して、原料ポリシリコン120kgをチャージし、窒化膜付きウエーハを所定量投入し、窒素濃度を3×10¹³/cm³(単結晶棒の肩の部分、計算値)、抵抗率を単結晶棒の肩で0.015Q・cmとなるように不純物(ボロン)をドーブし、酸素濃度を約14ppma(JEIDA規格、JEIDA:日本電子工業振興協会)、引上げ速度を1.0mm/minとして直径200mm(8インチ)の単結晶を引上げた。

【0030】この単結晶から切り出したウエーハには、OSFリングが広く分布し、その一部に微小転位が発生していた(図1(a)のV=1.0の位置であり、V/G=0.25mm²/K·min)。さらに、結晶の肩近くの直胴からスライスして作製した鏡面ウエーハに、1130℃で5μmのエピタキシャル層を成長させたところ、微小転位の発生していた部分に対応するエピ層の表面にエピ欠陥が存在することが、断面TEM観察により明らかとなった。

【0031】 [試験 -2] 続いて試験 -1 と同一のH 20 -2 Z 構造を有する引上げ装置を用い、同一条件にて引上速度を-1 を-2 で低下させて引上げたところ、ウェーハの中心にOSFリングそのものは若干残留していたが、微小転位そのものは発生していない領域となった(図-1 (a) の-1 (a) の-1 (b) の位置であり、-1 (c) のお晶から鏡面ウェーハを作製し、エピタキシャル層を成長させたところ、エビ表面から欠陥は排除されていた。

【0032】[試験-3] 最後に試験-1と同一のH Z構造を有する引上げ装置を用い、同一条件にて引上げ 30 速度を0.6mm/minまで低下させたところ、全面がいわゆるI-リッチ領域となった(図1(a)のV=0.6の位置であり、V/G=0.15mm²/K・min)。この領域は、大きい転位クラスターが発生する領域であり、エビ成長後にその表面に欠陥が全面に発生していた。

【0033】以上の試験の結果、本発明のエピタキシャル成長用のシリコン単結晶の製造方法は、CZ法により窒素および高濃度のボロンをドープしたシリコン単結晶を育成する際に、V/G値がOSFリング内微小転位発 40生領域の下限値とIーリッチ領域の上限値の間となる条件でシリコン単結晶を引上げれば良く、これにより微小転位発生領域のないシリコン単結晶基板を作製することができることが確められた。

۱8

【0034】また、転位が発生しない領域というのは、ボロン濃度や窒素濃度で大きく変化する。基板内に十分なBMDが得られる窒素濃度は 3×10^{11} /cm³以上なので、この濃度で使用することがゲッタリング能力向上の観点から望ましい。また、抵抗率が通常抵抗率($1\sim20\,\Omega\cdot\text{cm}$)と低抵抗率($0.1\,\Omega\cdot\text{cm}$ 以下の間では、さほど、OSFリングが発生するV/G値が高くならないことと、いわゆるN領域も拡大しないので、V/G値を本発明の範囲内として結晶を引上げるのは難しい。よって、抵抗率は $0.1\,\Omega\cdot\text{cm}$ 以下、好ましくは $0.02\,\Omega\cdot\text{cm}$ 以下の範囲で、本発明手法を適応することが望ましい。

【0035】一方、窒素濃度が1×10¹¹/cm¹以上と高い場合には、微小転位が発生するような領域が拡大するので、この窒素濃度を使用する場合には、単結晶引上げ装置内のHZを調整して、結晶中の固液界面近傍の結晶軸方向温度勾配Gの面内分布を平坦化する等により、面内から窒素起因の転位と、I-リッチ領域の転位の両方を排除する必要がある。

【0036】なお、本発明は、上記実施形態に限定されるものではない。上記実施形態は、例示であり、本発明の特許請求の範囲に記載された技術的思想と実質的に同一な構成を有し、同様な作用効果を奏するものは、いかなるものであっても本発明の技術的範囲に包含される。【0037】例えば、上記実施形態においては、直径200mm(8インチ)のシリコン単結晶を育成する場合につき例を挙げて説明したが、本発明はこれには限定されず、直径100~400mm(4~16インチ)あるいはそれ以上のシリコン単結晶にも適用できる。また、本発明は、シリコン融液に水平磁場、縦磁場、カスブ磁場等を印加するいわゆるMCZ法にも適用できることは言うまでもない。

[0038]

【発明の効果】以上詳細に説明した本発明によれば、p /p・-EPウエーハのシリコン単結晶基板に窒素をド ープしても、エピ層表面から欠陥が排除されたゲッタリ ング能力の極めて高い高品質、髙機能のエピウエーハを 製造することができる。

【図面の簡単な説明】

【図1】(a) 窒素ドーブ、高濃度ボロンドーブ結晶 成長方向での結晶欠陥の変化の様子を見た図である。

(b) 従来の窒素ドープ結晶成長方向での結晶欠陥の 分布の様子を見た図である。



